



Ильченко Сергей Владимирович

Мужчина, 45 лет, родился 15 сентября 1978

+7 (952) 2079422 — предпочитаемый способ связи • Сотовый, e-mail, Telegramm, WatsApp, Viber
sergilch@gmail.com

ICQ: 121279731

Skype: Sergei_Ilchenko

LinkedIn: <https://www.linkedin.com/in/сергей-ильченко-03798957/>

Другой сайт: <https://vk.com/sergilch>

Проживает: Санкт-Петербург, м. Гражданский проспект

Гражданство: Россия, есть разрешение на работу: Россия

Не готов к переезду, готов к командировкам

Желаемая должность и зарплата

Инженер-программист (FPGA/ASIC RTL)

240 000

₽

Специализации:

— Программист, разработчик

Занятость: полная занятость, частичная занятость, проектная работа, стажировка

График работы: полный день, гибкий график, удаленная работа

Желательное время в пути до работы: не имеет значения

Опыт работы — 23 года 5 месяцев

Июнь 2014 —
настоящее время
9 лет 11 месяцев

АО ГИРООПТИКА

Санкт-Петербург, gyro.ru

ведущий инженер

Verilog для сенсора 12 МП CMV12000, Virtex7;

Vivado 2023.1, Zynq 7007s, 7020. Mentor Graphics QuestaSim.

Cadence Genus, Innovus, Virtuoso - начальный уровень.

Сентябрь 2012 —
настоящее время
11 лет 8 месяцев

ОАО СПбФ "Концерн "ВЕГА"

Санкт-Петербург, vega.su/

ведущий инженер

Разработка оборудования БЛА.

Сентябрь 2008 —
Июль 2011
2 года 11
месяцев

ООО НПП "НТТ"

Инженер-программист первой категории

Область - сжатие изображений.

Разработка моделей на языке программирования Си в среде Visual Studio. Matlab.

Разработка аппаратных узлов на языке Verilog.

Январь 2003 —
Июнь 2008
5 лет 6 месяцев

ЗАО "ЭРСТЕД"

Инженер-программист

"Редизайн" рефлектометра импульсного РИ-10М1 (см. <http://www.ersted.ru/>) - ассемблер Z80,

FPGA Altera (Acex, Cyclone).

Конкретно: разработка проекта FPGA (ввод в схематике).

Выбор элементов схемы: источники питания, зарядные схемы Li-Ion аккумулятора и т.д.
Разработка контроллера цветного и черно-белого ЖКИ дисплея FPGA.

Сентябрь 1999 —
Декабрь 2002
3 года 4 месяца

ЗАО "Мид"

Специалист по обслуживанию аппаратуры

Обслуживание домофонной техники Eltis, Визит-1, Визит-2. Диагностика, ремонт, настройка электронных блоков. Монтаж квартирных блоков и пр.

Образование

Высшее

2005

Высшее, Санкт-Петербургский Университет Информационных Технологий Механики и Оптики

Вечернего и заочного обучения/Компьютерных технологий и управления/2201, Инженер

1997

Среднее-специальное, Санкт-Петербургский приборостроительный техникум

2203

Повышение квалификации, курсы

2006

Базовый курс по обучению аппаратным средствам, методологии и системам проектирования, выпускаемым фирмой Altera

ЗАО "ЭФО" на кафедре Автоматики и Вычислительной Техники СПбГПУ, грамота о прохождении курсов

Ключевые навыки

Знание языков

Русский — Родной
Английский — A1 — Начальный

Навыки

Схемотехника электронного оборудования Assembler Verilog HDL TCL
Git

Опыт вождения

Имеется собственный автомобиль
Права категории B

Дополнительная информация

Обо мне

Verilog, САПР QuartusII, Xilinx ISE.
ModelSim
Ассемблер микропроцессоров Z80, 8086, микроконтроллера MCS-51.
Программирование на C в среде Keil, Visual Studio.
PCI, LabView.